

Digitális rendszerek III. (GEVAU170B) c. tantárgy
előadásának ütemterve
Villamosmérnöki (BSc) Alapszak
G-2BV1, G-2BV2, G-2BV3 tanulókörök számára

Naptári hét	Előadás
36.	Bevezetés a mikroprocesszortechnikába: architektúra, CPU felépítés, sínrendszer
37.	Tipikus μ P műveletek: MR, MW, I/OR, I/OW, INT
38.	Multiplex sínrendszer
39.	Párhuzamos I/O-k felépítése; A mikroprocesszorok utasításkészlete I: adatmozgató utasítások
40.	A mikroprocesszorok utasításkészlete II: Aritemtikai utasítások;
41.	A mikroprocesszorok utasításkészlete III: vezérlésátadás, verem, egyéb utasítások
42.	Megszakításkezelés
43.	Soros I/O-k felépítése, programozása
44.	Zárthelyi; Időzítők, számlálók használata, időzítési feladatok programozása
45.	ADC ill. DAC kezelése μ P-ral (hw + sw), egyéb IO eszközök
46.	Szoftverfejlesztési módszerek
47.	Az általános μ P-ok és a mikrovezérlők összehasonlítása
48.	A RISC programok jellemzése, utasításlapolásos üzemmód
49.	A RISC processzorok felépítése, belső párhuzamosítás

Miskolc, 2012. szeptember 3.

Dr. Czap László
mb. tanszékvezető, egyetemi docens

Drótos Dániel
tanszéki mérnök
tárgyjegyző

Digitális rendszerek III. (GEVAU170B) c. tantárgy
gyakorlatának ütemterve
Villamosmérnöki (BSc) Alapszak
G-2BV1, G-2BV2, G-2BV3 tanulókörök számára

Naptári hét	Gyakorlat
36.	C programnyelvű fejlesztés ismétlése
37.	C programozás ismétlése
38.	Fejlesztőeszközök bemutatása
39.	Memóriakezelés
40.	I. feladat
41.	Párhuzamos I/O kezelés
42.	II. feladat
43.	Soros vonal kezelése
44.	III. feladat
45.	Megszakítások
46.	IV. feladat
47.	Időzítő használata
48.	V. feladat
49.	Pótlás

Miskolc, 2012. szeptember 3.

Dr. Czap László
tanszékvezető, egyetemi docens

Drótos Dániel
tanszéki mérnök
gyakorlatvezető