

**Mikrovezérlők** c. tantárgy  
előadásának ütemterve  
Gépészmérnöki és Informatikai Kar, villamos B. Sc. képzés

Oktatási hét	Tananyag
36.	A mikrovezérlők általános jellemzése, felépítése.
37.	A T. I. MSP 430 - FG 439 CPU bemutatása.
38.	A CPU memóriaszervezése, címzési módjai és az utasításkészlete.
39.	Az alap időzítő áramkör felépítése, működése (BT1).
40.	A DAC 12 kialakítása és a konverziós alternatívák.
41.	A DMA vezérlő bemutatása, ismertetése.
42.	Az univerzális szinkron/aszinkron adó/vevő (USART) jellemzése.
43.	Az LCD alapjai.

Félév végi követelmény: aláírás, kollokvium

Miskolc, 2011. 09.

Dr. Czap László  
tanszékvezető, egyetemi docens

Dr. Gárdus Zoltán  
egyetemi docens  
tárgyjegyző