

Programozható logikák c. tantárgy
Előadásának és gyakorlatainak ütemterve
BSC szintű villamosmérnök hallgatók részére.

Naptári hét	Előadás/Gyakorlat
36.	EA: Digitális áramköri technológiák. Programozható logikák – a felhasználó által specifikált programozható eszközök csoportosítása. Gyak: VHDL alapismeretek
37.	Egyszerű programozható logikai áramkörök. PLÁ áramkörök általános architektúrája. Kombinációs, regiszteres PLÁ áramkörök. Programozható logikai tömbök általános jellemzése. Gyak: VHDL alapismeretek
38.	Egyetemi sportnap Gyak: VHDL alapismeretek
39.	Egyszerű PLD-k PAL, PLÁ, PLS áramkörök. Konfigurálható makrócellás PLD-k Alkalmazási példák. Gyak: VHDL példák
40.	CPLD eszközök. Gyak: Egyéni feladat. beadási határidő: 47. hét
41.	Lattice ISPLSI 2000/3000/5000-es családok, Atmel ATV5000-es család. Gyak: Egyéni feladat. beadási határidő: 47. hét
42.	Tervezési szempontok PLD áramköröknél. Időzítési modell.
43.	Állapotkódolás, termék számának csökkentése, tervezési szempontok PLD-s vezérlők esetén. PLD tervezési környezet. Gyak: Egyéni feladat. beadási határidő: 47. hét
44.	FPGA eszközök. FPGA áramköri architektúrák Gyak: Egyéni feladat. beadási határidő: 47. hét
45.	Altera FPGA áramkörök Gyak: Egyéni feladat. beadási határidő: 47. hét
46.	Zárthelyi dolgozat Gyak: Egyéni feladat. beadási határidő: 47. hét
47.	Atmel 6000. Gyak: Egyéni feladat. beadási határidő: 47. hét
48.	Xilinx FPGA családok Gyak: Egyéni feladat. beadási határidő: 47. hét
49.	Xilinx Spartan/Virtex családok ismertetése. Xilinx fejlesztői környezet Gyak: Egyéni feladat. beadási határidő: 47. hét
50.	

A félév lezárásának módja: aláírás + vizsga
Az aláírás megszerzésének feltétele: zárthelyi + egyéni feladat

Miskolc, 2009-09-14

Dr. Czap László
egyetemi docens
tanszékvezető

Dr. Vásárhelyi József
egyetemi docens
tárgyjegyző